

Urenregistratie Project VGA

Michael Meeuwisse, semester 1 schooljaar 2007/2008

24 Aug - 26 Aug	4 uur	Intro ASNE, opstel PID & project voorstel
27 Aug - 2 Sep	3 uur	Voorgesteld, ingediend, verwezen naar online.
3 Sep - 9 Sep	20 uur	Weer ingediend, FPGA vooronderzoek
10 Sep - 16 Sep	22 uur	Akkoord commissie, PCI en VGA onderzoek
17 Sep - 23 Sep	32 uur	Opstellen definitief ontwerp, uitzoeken main chipsets
24 Sep - 30 Sep	18 uur	Initiële planning pinout busses, power/clock/prom
1 Okt - 7 Okt	25 uur	Eerste docs, tekenen libraries chipsets, begin schema
8 Okt - 14 Okt	37 uur	Schema afgerond, laatste opties toegevoegd
15 Okt - 21 Okt	30 uur	Begin printplaat, bestellen componenten
22 Okt - 28 Okt	-	Andere vakken bijwerken, herfstvakantie
29 Okt - 4 Nov	8 uur	Website verduidelijken, advertising
5 Nov - 11 Nov	30 uur	Website haalt nieuwssites, regelen tijdelijke server
12 Nov - 18 Nov	25 uur	FAQ, site verbeteringen, diagrammen, documentatie
19 Nov - 25 Nov	10 uur	Sponsoring HvA regelen, nieuwe server/domein regelen
26 Nov - 2 Dec	10 uur	Server move, domein online, geinterviewed
3 Dec - 9 Dec	25 uur	Printplaat afronden voor kerstvakantie deadline
10 Dec - 16 Dec	60 uur	5 dagen ±12 uur printplaat
17 Dec - 23 Dec	15 uur	Printplaat laatste details en bestellen
24 Dec - 30 Dec	-	Kerstvakantie
31 Dec - 6 Jan	5 uur	Kerstvakantie, wachten op printplaat, website updates
7 Jan - 13 Jan	30 uur	Printplaat assembleren, doormeten, eerste testrun
14 Jan - 20 Jan	10 uur	Tentamens leren, kerneltrap interview online
21 Jan - 27 Jan	15 uur	Tentamens, begin schrijven parser, testen kaart
28 Jan - 3 Feb	19 uur	Parser, testen prototype, schrijven testcases
4 Feb - 10 Feb	28 uur	patchen van prototype, patchen xc3sprog, testcases

Totaal: 466 uur, ofwel ±16,6 ECTS